

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2002-207031

(43)Date of publication of application : 26.07.2002

(51)Int.Cl.

G01N 31/22
C12M 1/00
C12N 15/09
G01N 27/447
G01N 33/53
G01N 33/566
G01N 35/08
G01N 37/00

(21)Application number : 2001-003360

(71)Applicant : SHIMADZU CORP

(22)Date of filing : 11.01.2001

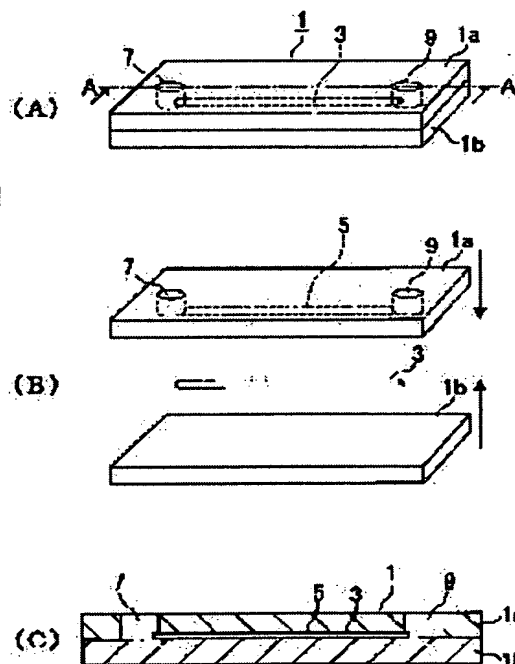
(72)Inventor : NAKAMURA SHIN

(54) MICROCHANNEL-TYPE CHIP

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an inexpensive and high-quality microchannel-type chip.

SOLUTION: A groove 5 for arranging a capillary 3 is formed in one surface of an upper-side substrate 1a. Through holes constituting reservoirs 7 and 9 are formed at both end locations of the groove 5 in the upper-side substrate 1a. A surface of a lower-side substrate 1b to be joined to the upper-side substrate 1a is flatly formed. The microchip 1 is used in a state that the capillary 3 is fixed in the groove 5 with both ends of the capillary 3 located in the reservoirs 7 and 9 and that both substrates 1a and 1b overlaid one on the other and joined together as shown in (A) and (C).



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision]

of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2002-207031
(P2002-207031A)

(43) 公開日 平成14年7月26日 (2002.7.26)

(51) Int.Cl. ⁷	識別記号	F I	テームコード [*] (参考)
G 0 1 N 31/22	1 2 1	G 0 1 N 31/22	1 2 1 D 2 G 0 4 2
C 1 2 M 1/00		C 1 2 M 1/00	A 2 G 0 5 8
C 1 2 N 15/09		G 0 1 N 33/53	M 4 B 0 2 4
G 0 1 N 27/447		33/566	4 B 0 2 9
33/53		35/08	A
審査請求 未請求 請求項の数 6 O L (全 8 頁) 最終頁に続く			

(21) 出願番号 特願2001-3360(P2001-3360)

(22) 出願日 平成13年1月11日 (2001.1.11)

(71) 出願人 000001993

株式会社島津製作所

京都府京都市中京区西ノ京桑原町1番地

(72) 発明者 中村 伸

京都府京都市中京区西ノ京桑原町1番地

株式会社島津製作所内

(74) 代理人 100085464

弁理士 野口 繁雄

Fターム(参考) 2G042 AA01 BD12 CA10 CB03 DA08

FA11 FB06 FB10 HA02 HA07

2G058 AA09 DA07 CA06

4B024 AA19 CA01 CA11 HA19

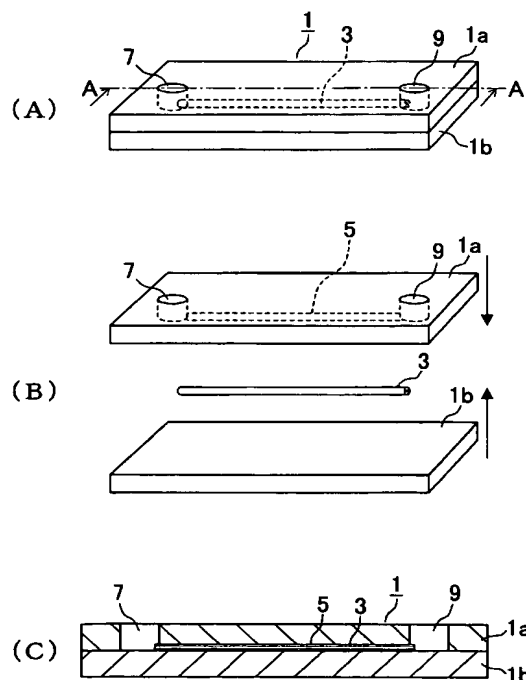
4B029 AA23 BB20

(54) 【発明の名称】 マイクロチャンネル型チップ

(57) 【要約】

【課題】 安価で品質のよいマイクロチャンネル型チップを提供する。

【解決手段】 上側基材1aの一表面に、キャピラリー3を配置するための溝5が形成されている。上側基材1aには溝5の両端位置にリザーバ7, 9を構成する貫通穴も形成されている。下側基材1bの上側基材1aと接合される表面は平坦に形成されている。マイクロチップ1は、キャピラリー3の両端がリザーバ7, 9内に位置する状態でキャピラリー3を溝5内に固定し、両基材1a, 1bを(A)及び(C)に示すように重ねて接合した状態で使用される。



【特許請求の範囲】

【請求項1】 板状基材に少なくとも1本の溝を備え、各溝の両端に対応する位置に開口を有し、かつ、前記溝内に前記板状基材とは別部材のガラスキャピラリーを備えているマイクロチャンネル型チップ。

【請求項2】 前記板状基材は一对の板状基材により構成され、少なくとも一方の板状基材に1又は複数の溝が形成されており、一方の板状基材に前記溝の両端に対応する位置に前記開口を構成する貫通穴が形成されており、ガラスキャピラリーを前記溝内に配置した状態で一対の板状基材を貼り合わせてなる請求項1に記載のマイクロチャンネル型チップ。

【請求項3】 前記貫通穴が形成されている側の板状基材はガラスキャピラリーの両端に対応して2つに分断されている請求項2に記載のマイクロチャンネル型チップ。

【請求項4】 少なくとも一方の板状基材にガラスキャピラリー位置に対応して、前記貫通穴とは別途形成された検出用貫通穴が設けられている請求項2に記載のマイクロチャンネル型チップ。

【請求項5】 複数の溝及び複数のガラスキャピラリーを備え、それらのガラスキャピラリーの一端側は他端側に比べて密になるように配列されている請求項1から4のいずれかに記載のマイクロチャンネル型チップ。

【請求項6】 互いに交差するサンプル導入用溝と分離用溝の組が1又は複数組形成されており、前記分離用溝内にガラスキャピラリーが配置されている請求項1から5のいずれかに記載のマイクロチャンネル型チップ。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、極微量のタンパクや核酸、薬物などを高速かつ高分解能に分析する電気泳動や、遺伝子増幅反応を含む化学反応一般などに用いられるマイクロチャンネル型チップに関するものである。

【0002】

【従来の技術】 極微量のタンパクや核酸などを分析する場合には、従来から電気泳動装置が用いられており、その代表的なものとしてキャピラリー電気泳動装置がある。キャピラリー電気泳動装置は、内径が100 μ m以下のガラスキャピラリー（以下、単にキャピラリーともいう）内に泳動媒体を充填し、一端側にサンプルを導入し、両端をバッファ液に接液させ、バッファ液を介して両端間に高電圧を印加して分析対象物をキャピラリー内で展開させるものである。キャピラリーは容積に対して表面積が大きい、すなわち冷却効率が低いことから、高電圧の印加が可能となり、DNA（デオキシリボ核酸）などの極微量サンプルを高速かつ高分解能にて分析することができる。

【0003】 キャピラリーはその外径が100～500 μ m程度と細く破損しやすいため、ユーザーが行なうべ

きキャピラリー交換時の取扱いが容易でないという問題を有する。また、放熱が十分でない場合が生じ、分離状態に悪影響を及ぼすという問題もあった。さらに、バッファ液を介してキャピラリーの両端に電圧を印加するので、少なくともバッファ液との接液に必要な長さ寸法が必要であり、ある長さ以下には設計できないという問題もあった。

【0004】 そこで、キャピラリーに代わって、分析の高速化、装置の小型化が期待できる形態として、D. J. Harrison et al./ Anal. Chem. 1993, 283, 361-366 に示されているように、2枚の基材を接合して形成されたマイクロチャンネル型チップ（マイクロチップという）が提案されている。そのマイクロチップの例を図6に示す。

【0005】 マイクロチップ51は、一对の透明板状の無機材料（例えばガラス、石英、シリコンなど）又はプラスチックからなる基材51a、51bからなり、半導体フォトリソグラフィ技術及びエッチング技術、又はマイクロマシニング技術により、一方の基材51bの表面に互いに交差する泳動用キャピラリー溝53、55を形成し、他方の基材51aにはその溝53、55の端に対応する位置に貫通穴をアノードリザーバ57a、カソードリザーバ57c、サンプルリザーバ57s、ウエイストリザーバ57wとして設けたものである。マイクロチップ51は、両基材51a、51bを（C）に示すように重ねて接合した状態で使用される。このようなマイクロチップは2本の溝（channel）が交差して形成されていることから、クロスチャンネル型マイクロチップとも呼ばれる。

【0006】 このマイクロチップ51を用いて電気泳動を行なう場合には、分析に先立って、例えばシリンジを使った圧送により、いずれかのリザーバ、例えばアノードリザーバ57aから溝53、55内及びリザーバ57a、57c、57s、57w内に泳動媒体を充填する。次いで、リザーバ57a、57c、57s、57w内に充填された泳動媒体を除去し、短い方の溝（サンプル注入用流路）53の一方の端に対応するサンプルリザーバ57sにサンプルを注入し、他のリザーバ57a、57c、57wにバッファ液を注入する。

【0007】 泳動媒体、サンプル及びバッファ液を注入したマイクロチップ51を電気泳動装置に装着する。各リザーバ57a、57c、57s、57wに所定の電圧を印加し、サンプルを溝53中に泳動させて両溝53、55の交差部59に導く。各リザーバ57a、57c、57s、57wに印加する電圧を切り換えて、長い方の溝（分離用流路）55の両端のリザーバ57a、57c間の電圧により、交差部分9に存在するサンプルを溝55内に注入する。溝55内にサンプルを注入した後、リザーバ57s内に収容されているサンプルをバッファ液で置換する。その後、各リザーバ57a、57c、57

s, 57wに電気泳動用の電圧を印加して、溝55内に注入したサンプルを溝55内で分離させる。溝55の適当な位置に検出器を配置しておくことにより、電気泳動により分離されたサンプルを検出する。検出は、吸光光度法や蛍光光度法、電気化学的又は電気伝導度法などの手段により行なわれる。

【0008】また、マイクロチップの流路デザインや泳動媒体の組成などの分析条件は、用途やサンプルに応じて異なる。他の流路デザインのマイクロチップとしては、例えば、Yining Shi et al./ Anal. Chem. 1999, 71, 5354-5361に示されているように、放射状に多数の分離用流路を備えたマイクロチャンネル型チップがある。近年はマイクロチップよりもサイズの大きいものや、複数のチャンネルを備えたもの、さらにはチャンネルの交差部をもたないストレートチャンネルを備えたものも使用されている。本発明におけるマイクロチャンネル型チップはこれらを全て包含したものである。

【0009】

【発明が解決しようとする課題】半導体フォトリソグラフィ技術及びエッチング技術、又はマイクロマシニング技術を用いたマイクロチップの製造は加工費が高いという問題があった。さらに、ガラス基材を用いた場合、電気泳動におけるサンプルの分離に影響を及ぼすチャンネル表面のシラノール基の状態がロット間で安定せず、歩留まりが悪いという問題があった。これらの問題から、マイクロチップの価格が高くなり、市場には受け入れられにくいという問題もあった。そこで本発明は、安価で品質のよいマイクロチャンネル型チップを提供することを目的とするものである。

【0010】

【課題を解決するための手段】本発明は、板状基材に少なくとも1本の溝を備え、各溝の両端に対応する位置に開口を有し、かつ、上記溝内に板状基材とは別部材のガラスキャピラリーを備えているマイクロチャンネル型チップである。

【0011】溝内に配置したガラスキャピラリーを分離用流路として使用する。ガラスキャピラリーは安価で提供されており、ガラスキャピラリー内壁のシラノール基の状態はロット間で安定しているため、品質のよいマイクロチャンネル型チップを安価で提供できる。本発明にかかるマイクロチャンネル型チップはガラスキャピラリー内を反応容器として使用することもできる。

【0012】

【発明の実施の形態】本発明の一態様は、上記板状基材は一对の板状基材により構成され、少なくとも一方の板状基材に1又は複数の溝が形成されており、一方の板状基材に上記溝の両端に対応する位置に上記開口を構成する貫通穴が形成されており、ガラスキャピラリーを上記溝内に配置した状態で一对の板状基材を貼り合わせてな

内に配置した状態で一对の板状基材を貼り合わせる事により、ガラスキャピラリーを分離用流路として使用することができる。

【0013】本発明の一態様において、貫通穴が形成されている側の板状基材（上側基材とする）はガラスキャピラリーの両端に対応して2つに分断されていることが好ましい。その結果、一旦接合した2つの上側基材と、上側基材とは他方の基材（下側基材とする）を剥離し、所望の長さのガラスキャピラリー及びそれに対応する長さの下側基材を用いて再度2つの上側基材と下側基材を接合することにより、ガラスキャピラリーの長さに応じた分離長をもつマイクロチャンネル型チップを形成することができ、容易に分離長を変更することができる。

【0014】本発明の一態様において、少なくとも一方の板状基材にガラスキャピラリー位置に対応して、貫通穴とは別途形成された検出用貫通穴が設けられていることが好ましい。その結果、検出用貫通穴を介して光学的検出を行なうことができるようになるので、板状基材自体に光学的検出に用いる波長の光を透過する性質を要求しないので、安価な材料からなる板状基材を用いることができる。

【0015】本発明のマイクロチャンネル型チップにおいて、複数の溝及び複数のガラスキャピラリーを備え、それらのガラスキャピラリーの一端側は他端側に比べて密になるように配列されていることが好ましい。その結果、他端側に比べて密になるように配列したガラスキャピラリーの一端側を検出部位とすることにより、特にキャピラリーの一端側を密着して配列してその密着部分を検出部位とすることにより、検出部位を小さくすることができる。

【0016】本発明のマイクロチャンネル型チップにおいて、互いに交差するサンプル導入用溝と分離用溝の組が1又は複数組形成されており、分離用溝内にガラスキャピラリーが配置されていることが好ましい。その結果、分離用流路としてガラスキャピラリーを備えたクロスチャンネル型マイクロチップを形成できる。

【0017】

【実施例】図1は一実施例を示す構成図であり、(A)は斜視図、(B)は分解斜視図、(C)は(A)のA-A位置での断面図である。マイクロチップ1は、一对の透明板状の無機材料（例えばガラス、石英、シリコンなど）又はプラスチックからなる基材1a、1b及びガラスキャピラリー3により構成される。キャピラリー3としては、例えば内径が50～100μm、外径が100～500μmのものを用いることができ、ここでは内径が75μm、外径が250μm、長さが65mmのものが設けられている。キャピラリー3の外周にはキャピラリーの強度を増加させて破損を防止するための被膜は存在せず、ガラス表面が露出したベアの状態になっている。

【0018】上側基材1aの一表面に、例えば半導体フ
ォトリソグラフィ技術及びエッチング技術、マイクロ
マシニング技術、通常のマシニング技術又はレーザ加工
技術により、キャピラリー3を配置するための溝5が形
成されている。上側基材1aには溝5の両端位置にリザ
ーバ7、9を構成する貫通穴も形成されている。溝5
は、幅及び深さの寸法がキャピラリー3の外径よりも例
えば50 μ mだけ大きく形成されて300 μ mであり、
長さがキャピラリー3の長さよりも1mmだけ短く形成
されて64mmである。下側基材1bの上側基材1aと
接合される表面は平坦に形成されている。

【0019】マイクロチップ1は、キャピラリー3の両
端がリザーバ7、9内に位置する状態でキャピラリー3
を溝5内に固定し、両基材1a、1bを(A)及び

(C)に示すように重ねて接合した状態で使用される。
両基材1a、1bの接合及び溝5へのキャピラリー3の
固定は、接着剤や水ガラスなどの塗布や、加熱による融
着などにより行なう。キャピラリー3と溝5及び下側基
材1bとの間の隙間に液体が浸入するのを防止するた
めに、キャピラリー3と溝5及び下側基材1bとの間の隙
間を封止することが好ましく、少なくとも、リザーバ
7、9付近のキャピラリー3と溝5及び下側基材1bと
の間の隙間を封止することが好ましい。

【0020】次に、このマイクロチップ1を用いて電気
泳動を行なうときの操作について説明する。

1) 分析に先立って、必要に応じてキャピラリー3内及
びリザーバ7内に例えばHjerten法(EOF(電気浸透流)
を抑制する一般的なコーティング法であり、
バインドシランとポリアクリルアミド層とで構成されて
いる。)などにより所定のコーティング処理を施す。

2) 例えばシリンジを使った圧送により、いずれかのリ
ザーバ7、9からキャピラリー3内にポリマーなどの泳
動媒体を充填する。

【0021】3) 一方のリザーバ7に予め準備したサン
プルを収容し、他のリザーバ9にバッファ液を収容した
後、両リザーバ7、9間に高電圧を印加し、電気泳動的
にサンプルをキャピラリー3内に注入する。

4) サンプルを注入した後、リザーバ7、9経の電圧の
印加を一旦停止し、リザーバ7から余分なサンプルをバ
ッファ液に置換する。その後、両リザーバ7、9間に高
電圧を印加してキャピラリー3内で電気泳動によるサン
プルの分離を行なう。

【0022】5) 例えば紫外線吸収や蛍光検出による光
学的検出機構や電気化学的検出機構などの検出機構をキ
ャピラリー3のリザーバ9側の所定位置(検出部位)に
配置しておき、分離されたサンプルを順次検出する。
シラノール基の状態がロット間で安定しているキャピラ
リー3内でサンプルの分離を行なうので、分析の再現性
を向上させることができる。

【0023】次に、このマイクロチップ1を用いて遺伝

子増幅反応を行なうときの操作について説明する。遺伝
子増幅反応としては、予め設定された恒温で増幅反応を
行なわせるLAMP法やICAN法、INVADER
法、RCAT法、又は予め設定された温度サイクルで増
幅反応を行なわせるPCR(Polymerase Chain Reactio
n)法など、種々の遺伝子増幅法がある。ここではPCR
法について説明する。ただし、本発明のマイクロチャ
ンネル型チップの反応容器としての用途はPCR法に限
定されるものではなく、他の遺伝子増幅反応、さらには
化学反応一般の反応容器としても使用することができ
る。

【0024】1) 反応液の収容に先立って、必要に応じ
てキャピラリー3内及びリザーバ7内に例えば撥水处理
や親水处理などの所定のコーティング処理を施す。

2) いずれかのリザーバ7、9に、DNAポリメラーゼ
酵素、Premix溶液、プライマー溶液及びDNA
サンプルを注入する。リザーバ7又は9に注入された反
応溶液は、毛細管現象によりキャピラリー3内に導入さ
れる。

【0025】3) リザーバ7、9を専用の蓋部材やフィ
ルムシーラ、粘着テープなどにより封止した後、マイク
ロチップ1を所定の温度サイクルで温調し、キャピラ
リー3内でPCRによりDNAサンプルを増幅する。

4) 例えば紫外線吸収や蛍光検出による光学的検出機構
や電気化学的検出機構などの検出機構をキャピラリー3
の所定の検出部位に対応して配置しておき、反応状態を
監視する。

5) 反応終了後、必要に応じて反応液を取り出す。
本発明のマイクロチャンネル型チップを反応容器として
用いれば、反応ボリュームを低減することができる。

【0026】図2は他の実施例を示す構成図であり、
(A)は斜視図、(B)は分解斜視図、(C)は(A)
のA-A位置での断面図である。マイクロチップ11
は、無機材料(例えばガラス、石英、シリコンなど)又
はプラスチックからなる基材11a、11b、11c及
びキャピラリー3により構成される。基材11a、11
b、11cの材料は必ずしも光学的検出に用いる波長の
光を透過するものでなくてもよい。キャピラリー3の外
周にはキャピラリーの強度を増加させて破損を防止する
ための被膜が形成されており、検出部位13の被膜が除
去されてガラス表面が露出している。キャピラリー3の
寸法は、例えば内径が75 μ m、外径が250 μ m、長
さが65mmである。

【0027】基材11a、11b、11cは、下側基材
11bの両端側に上側基材11a、11cが接合されて
使用される。上側基材11aと11cは間隔をもって配
置されている。下側基材11bはキャピラリー3の長さ
に応じて設けられるものであり、上側基材11a、11
cと接合される面は平坦に形成されている。

【0028】上側基材11a、11cの下側基材11b

と接合される面に、例えば半導体フォトリソグラフィ技術及びエッチング技術、マイクロマシニング技術、通常のマシニング技術又はレーザ加工技術により、キャピラリー3の端部を固定するための溝15a、15cが形成されている。溝15a、15cの寸法は例えば幅が300 μ m、深さが300 μ m、長さが10mmである。キャピラリー3の両端側は、溝15a、15c内に固定されて下側基材11bと上側基材11a、11cの間に配置されている。

【0029】上側基材11a、11cにはキャピラリー3の端部に対応する位置にリザーバ17a、17cを構成する貫通穴が形成されている。溝15a、15cは、上側基材11aと11cの対向する端面からリザーバ17a、17cを構成する貫通穴までの間の表面にそれぞれ形成されている。上側基材11a、11cには、溝15a、15cに連通する接着剤充填ポート19a、19cとしての貫通穴も形成されている。

【0030】マイクロチップ11は、接着剤充填ポート19a、19cから充填された接着剤により、キャピラリー3の両端がリザーバ7、9内に位置する状態でキャピラリー3を溝5内に固定し、両基材11a、11bを

(A)及び(C)に示すように重ねて接合した状態で使用される。キャピラリー3と溝15a、15c及び下側基材11bとの間の隙間は接着剤充填ポート19a、19cから充填された接着剤により、封止されている。

【0031】マイクロチップ11では、基材11a、11b、11c及びキャピラリー3を剥離して基材11a、11cを再利用する。キャピラリーを所望の長さのものに変更し、下側基材をキャピラリーの長さに対応したものに変更し、変更したキャピラリー及び下側基材並びに基材11a、11cを図2に示すのと同様に配置して接合することにより、マイクロチップのキャピラリーの長さ、すなわち電気泳動における分離長を容易に変更することができる。この実施例では接着剤重点充填ポート19a、19cを上側基材11a、11cに形成しているが、本発明はこれに限定されるものではなく、下側基材11bに形成してもよい。

【0032】図3はさらに他の実施例を示す構成図であり、(A)は斜視図、(B)は分解斜視図、(C)は(A)のA-A位置での断面図である。マイクロチップ21は、無機材料(例えばガラス、石英、シリコンなど)又はプラスチックからなる基材21a、21b及びキャピラリー3により構成される。基材21a、21bの材料は必ずしも光学的検出に用いる波長の光を透過するものでなくてもよい。キャピラリー3の外周にはキャピラリーの強度を増加させて破損を防止するための被膜は存在せず、ガラス表面が露出したベアの状態になっている。キャピラリー3の寸法は、例えば内径が75 μ m、外径が300 μ m、長さが65mmである。

【0033】上側基材21aの一表面に、例えば半導体

フォトリソグラフィ技術及びエッチング技術、マイクロマシニング技術、通常のマシニング技術又はレーザ加工技術により、キャピラリー3を配置するための溝25が形成されている。溝25の寸法は幅が350 μ m、深さが350 μ m、長さが64mmである。上側基材21aには、溝25の両端位置にリザーバ27、29を構成する貫通穴と、キャピラリー3の検出部位13に対応する位置に検出窓31を構成する検出用貫通穴も形成されている。下側基材21bの上側基材21aと接合される表面は平坦に形成されている。

【0034】マイクロチップ21は、図1の実施例と同様に、キャピラリー3の両端がリザーバ27、29内に位置する状態でキャピラリー3を溝25内に固定し、両基材21a、21bを(A)及び(C)に示すように重ねて接合した状態で使用される。両基材21a、21bを接合した状態で、検出窓31の位置にはキャピラリー3の検出部位13が位置している。

【0035】この実施例を、図1の実施例の説明で述べたのと同様にして、電気泳動部材又は反応容器として使用するとき、検出窓31を介して光学的検出による分離サンプルの検出又は反応状態の監視を行なう。これにより、基材21a、21bの材料として、光学的検出に用いる波長の光を透過しないものであっても使用することができるので、安価な材料を用いることができる。この実施例では検出窓31を上側基材21aに形成しているが、本発明はこれに限定されるものではなく、下側基材21bに形成してもよい。

【0036】図4は、さらに他の実施例の上側基材の下側基材と接合される面をキャピラリーを配置した状態で示す上面図である。上側基材33の下側基材(図示は省略)と接合される面に、キャピラリー3を固定するための4本の溝35が形成されている。4本の溝35は、キャピラリー3の一端3aは間隔をもって、他端3bは密着して4本のキャピラリー3が配列されるように連通して形成されている。

【0037】キャピラリー3の寸法は、例えば内径が75 μ m、外径が250 μ m、長さが50~65mmである。溝35の寸法は、例えば深さが300 μ m、長さが49~64mm、キャピラリー3の一端3a側の幅が300 μ m、キャピラリー3の他端端3b側の幅が110 μ mである。上側基材33には各キャピラリー3の一端3aに対応する位置にリザーバ35を構成する貫通穴が4つ形成されており、キャピラリー3の一端3bに対応する位置に共通のリザーバ37としての貫通穴が1つ形成されている。

【0038】上側基材33と下側基材を、溝35内にキャピラリー3を配置した状態でキャピラリー3を内側に貼り合わされることにより、4本のチャンネルを備えたマイクロチップが形成される。このようなマイクロチップは、複数のチャンネルが形成されていることか

ら、マルチチャンネル型マイクロチップとも呼ばれる。

【0039】このマイクロチップの検出部位は、キャピラリー3の他端3b側で4本のキャピラリー3が密着して配列されている部位(図中一点鎖線で囲まれた部分)である。このように、複数本のキャピラリーの一端側又は他端側を密着して配列することにより、検出部位を小さくすることができ、検出光を走査する機構を備えた検出器やイメージセンサを備えた検出器など、各キャピラリー位置を認識して検出できる検出器を用いることにより、複数本のキャピラリーについて同時に検出を行なうことができる。図4に示した実施例では、キャピラリー3の他端3b側を密着して配置しているが本発明はこれに限定されるものではなく、間隔をもってキャピラリー3の他端3b側を配置してもよい。

【0040】図5は、本発明をクロスチャンネル型マイクロチップに適用した実施例の上側基材の下側基材と接合される面をキャピラリーを配置した状態で示す上面図である。ここではキャピラリーを断面で示す。上側基材41の下側基材(図示は省略)と接合される面に、交差部49で互いに交差する溝43、45が形成されている。溝43、45の寸法は例えば幅が100 μ m、深さが50 μ mである。上側基材41には溝43、45の両端位置にリザーバ47としての貫通穴が形成されている。

【0041】溝43のキャピラリー固定部位43a内にキャピラリー3が配置されている。キャピラリー3の寸法は例えば内径が75 μ m、外径が250 μ m、長さが60mmである。キャピラリー固定部位43aは、キャピラリー3を収容できるように溝43、45よりも幅及び深さが大きく形成されており、その寸法は例えば深さが300 μ m、幅が300 μ m、長さが59mmである。キャピラリー3はキャピラリー3の一端3aが交差部49と連通し、他端3bがリザーバ47内に位置するようにキャピラリー固定部位43a内に配置されている。

【0042】上側基材41と下側基材を、キャピラリー固定部位43a内にキャピラリー3を配置した状態でキャピラリー3を内側にして貼り合わされることにより、分離チャンネルとしてキャピラリー3を備えたクロスチャンネル型マイクロチップを形成する。このように、本発明はクロスチャンネル型マイクロチップを構成することができる。

【0043】図1から図5に示した実施例では、一方の基材のみ、すなわち上側基材のみにキャピラリーを固定するための溝及びリザーバを構成する貫通穴を形成しているが、本発明はこれに限定されるものではなく、キャピラリーを固定するための溝とリザーバを構成する貫通穴を異なる基材に形成してもよい。また、キャピラリーを固定するための溝をキャピラリーの固定位置に対応して両方の基材に形成してもよい。

【0044】また、図1から図5に示した実施例では、板状基材として一对の板状基材を備えているが、本発明はこれに限定されるものではなく、1枚の板状基材のみにより構成されるものであってもよい。その場合、例えば板状基材の表面に、キャピラリーを収容するための溝と、その溝の両端に対応する位置にリザーバを構成する開口を形成し、溝内にキャピラリーを収容した後、キャピラリーの両端のリザーバがキャピラリー内を介して連通するように溝内壁とキャピラリーとの間の隙間を接着剤などの充填物により封止することにより、マイクロチャンネル型チップを形成する。また、本発明のマイクロチャンネル型チップは図1から図5に示した実施例の寸法のものに限定されるものではなく、特許請求の範囲に記載された本発明の範囲内で種々の変更が可能である。

【0045】

【発明の効果】本発明のマイクロチャンネル型チップは、板状基材に少なくとも1本の溝を備え、各溝の両端に対応する位置に開口を有し、かつ、上記溝内に板状基材とは別部材のガラスキャピラリーを備えているので、安価で、かつ内壁のシラノール基の状態がロット間で安定しているガラスキャピラリーを分離用流路又は反応容器として使用することができ、安価で品質のよいマイクロチャンネル型チップを提供できる。さらに、分析全体のコストを低減することもできる。

【図面の簡単な説明】

【図1】 一実施例を示す構成図であり、(A)は斜視図、(B)は分解斜視図、(C)は(A)のA-A位置での断面図である。

【図2】 他の実施例を示す構成図であり、(A)は斜視図、(B)は分解斜視図、(C)は(A)のA-A位置での断面図である。

【図3】 さらに他の実施例を示す構成図であり、(A)は斜視図、(B)は分解斜視図、(C)は(A)のA-A位置での断面図である。

【図4】 さらに他の実施例の上側基材の下側基材と接合される面をキャピラリーを配置した状態で示す上面図である。

【図5】 クロスチャンネル型マイクロチップに適用した実施例の上側基材の下側基材と接合される面をキャピラリーを配置した状態で示す上面図である。

【図6】 マイクロチップの一例を表す図であり、(A)は一方の基材の上面図、(B)は他方の基材の上面図、(C)は両基材を重ね合わせた状態での側面図である。

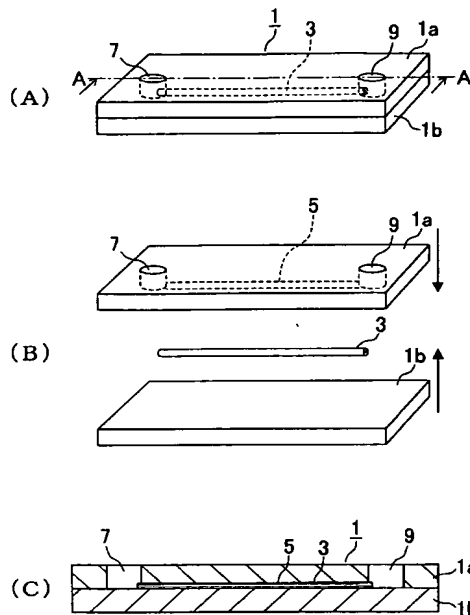
【符号の説明】

- 1 マイクロチップ(マイクロチャンネル型チップ)
- 1a 上側基材
- 1b 下側基材
- 3 ガラスキャピラリー

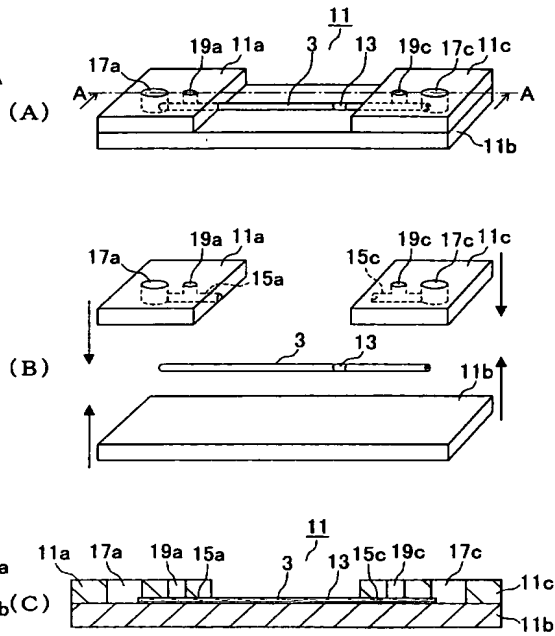
5 溝

7, 9 リザーバ

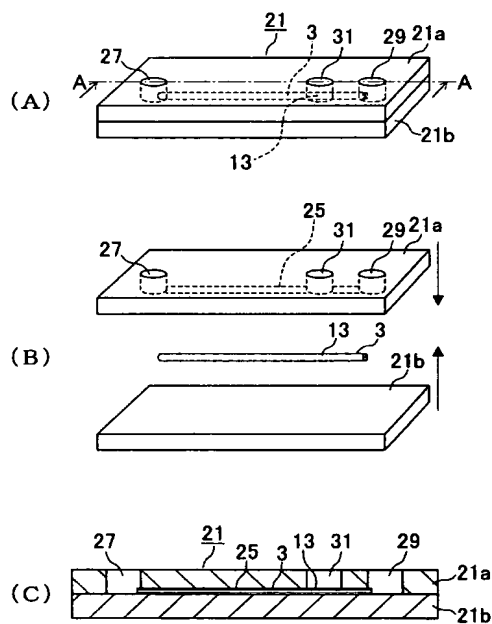
【図1】



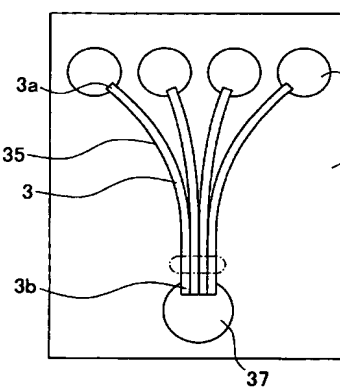
【図2】



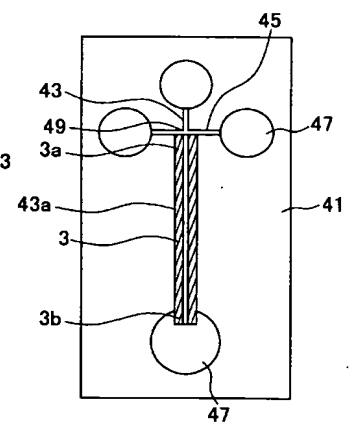
【図3】



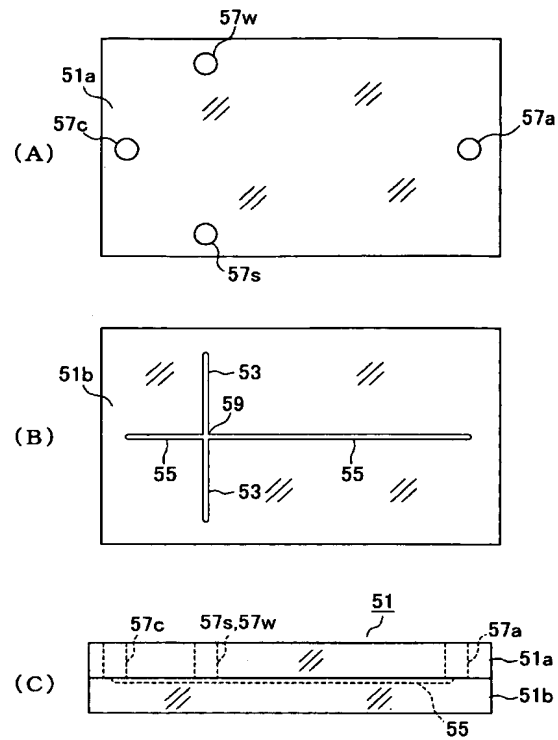
【図4】



【図5】



【図 6】



フロントページの続き

(51) Int. Cl.⁷

G 0 1 N 33/566
35/08
37/00

識別記号

1 0 1

F I

G 0 1 N 37/00
C 1 2 N 15/00
G 0 1 N 27/26

テーマコード (参考)

1 0 1
A
3 3 1 E